

概述

BP5218F 是一款高 PF 无频闪的线性恒流 LED 控制芯片，集成了高压 MOS 管和 JFET 高压供电功能。主要用于高压输入的高功率因数的各类光源和灯具的驱动，能满足欧洲最新 ERP 标准，同时具有良好的线性调整率。由于不需要磁性元件，LED 驱动器可以实现小体积、长寿命，并符合 EMI 规定。

BP5218F 可以通过外部电阻精确的设定 LED 电流和电容充电电流，且具有线电压补偿功能，从而提高线性调整率。

BP5218F 具有高精度的过温调节功能。当输入电压过高，或者 LED 电流过大时，此功能将降低输出电流。

BP5218F 采用 ESOP8 封装。



典型应用

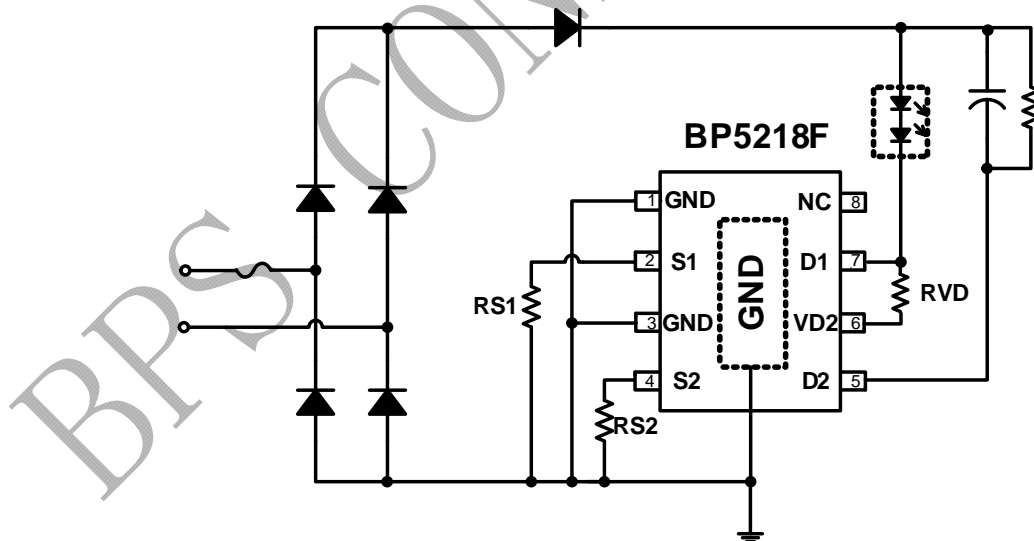


图 1 BP5218F 典型应用图

特点

- 满足欧洲新 ERP 标准
- PF>0.7，无频闪。
- 外围电路非常简单，驱动器体积非常小
- 无需磁性元件
- 超快 LED 启动
- ±5% LED 输出电流精度
- LED 电流可外部设定
- 过温调节功能
- 采用 ESOP8 封装

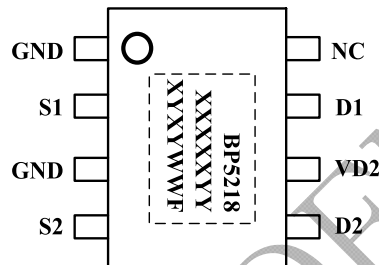
应用

- GU10/E27 LED 球泡灯、射灯
- LED 蜡烛灯灯丝灯
- 其它 LED 照明

订购信息

订购型号	封装	包装形式	打印
BP5218F	ESOP8	编带 4000 颗/盘	BP5218 XXXXXY XYXYWWF

管脚封装



XXXXXY: 批次号

XYXY: 标示

WW: 周号

图 2 BP5218F 管脚封装图

管脚描述

管脚号	管脚名称	描述
1,3	GND	芯片地
2	S1	电流采样端 1
4	S2	电流采样端 2
5	D2	芯片电解电容负端接口 2
6	VD2	功率 MOS 管的漏极信号输入端 2, 通过电阻接到 D1 脚
7	D1	芯片 LED 灯接口端 1
8	NC	空脚
衬底	GND	芯片地

极限参数(注 1)

符号	参数	参数范围	单位
D1	500V 芯片高压接口	-0.3~500	V
D2	700V芯片高压接口	-0.3~700	V
I _{D1_MAX}	漏极最大饱和电流@ T _{J_max}	80	mA
I _{D2_MAX}	漏极最大饱和电流@ T _{J_max}	250	mA
S1,S2	芯片低压接口	-0.3~6	V
VD2	补偿脚接口	-0.3~6	V
P _{DMAX}	功耗(注2)	1.25	W
θ _{JA}	PN结到环境的热阻	100	°C/W
T _J	工作结温范围	-40 to 150	°C
T _{STG}	储存温度范围	-55 to 150	°C
ESD	人体模型ESD (注3)	2	KV

注 1: 最大极限值是指超出该工作范围, 芯片有可能损坏。推荐工作范围是指在该范围内, 器件功能正常, 但并不完全保证满足个别性能指标。电气参数定义了器件在工作范围内并且在保证特定性能指标的测试条件下的直流和交流电参数规范。对于未给定上下限值的参数, 该规范不予保证其精度, 但其典型值合理反映了器件性能。

注 2: 温度升高最大功耗一定会减小, 这也是由 T_{JMAX}, θ_{JA}, 和环境温度 T_A 所决定的。最大允许功耗为 P_{DMAX} = (T_{JMAX} - T_A) / θ_{JA} 或是极限范围给出的数字中比较低的那个值。

注 3: 按照 JEDEC 标准测试, 100pF 电容通过 1.5KΩ 电阻放电。

电气参数(注 4, 5) (无特别说明情况下, $T_A=25^{\circ}\text{C}$)

符号	描述	条件	最小值	典型值	最大值	单位
工作电流						
I_{CC1}	D1 静态工作电流	D1=30V		70	100	μA
I_{CC2}	D2 静态工作电流	D2=30V		143	215	μA
电流采样						
V_{REF_S1}	电流基准	D1=30V, $R_{S1}=100\Omega$		600		mV
V_{REF_S2}	电流基准	D2=30V, $R_{S2}=100\Omega$		736		mV
过热调节						
TREG	过热调节温度	-		140		$^{\circ}\text{C}$

注 4: 典型参数值为 25°C 下测得的参数标准。

注 5: 规格书的最小、最大规范范围由测试保证, 典型值由设计、测试或统计分析保证。

内部结构框图

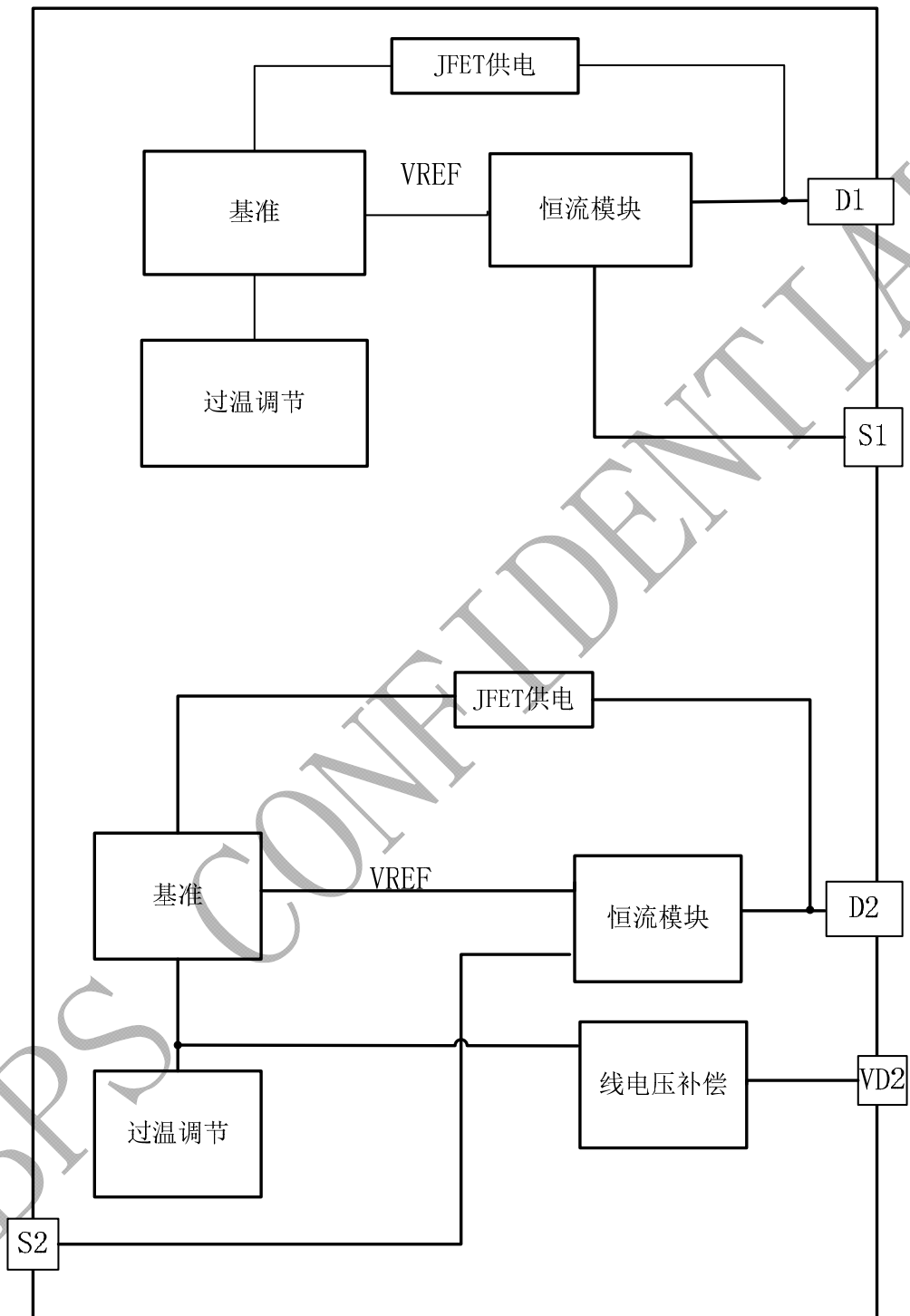


图 3 BP5218F 内部框图

应用信息

BP5218F 是一款高 PF 无频闪的线性恒流 LED 控制芯片，主要用于高压输入的高功率因数的各类光源和灯具的驱动，能够满足欧洲新 ERP。

1 供电

在系统上电后，D1/D2 端通过内部的高压 JFET 给芯片供电，当 D1/D2 端的电压超过 10V 之后芯片开始工作。

2 恒流控制，输出电流设置

BP5218F 可以通过外部电阻精确设定 LED 电流。

当输入电压大于灯压时，D1 导通，输出电流计算公式：

$$I_{LED} = \frac{V_{ref_S1}}{R_{S1}}$$

当输入电压大于电解电容两端电压时，D2 导通，输出电流计算公式：

$$I_{CAP} = \frac{V_{ref_S2}}{R_{S2}}$$

由于散热能力的限制，在 220V 市电输入时，建议将 LED 电流设在 40mA 以下。

3 线电压补偿

芯片具有线电压补偿功能，随着输入电压的增加，D1 上的电压随之增加，通过 VD2 脚来降低 S2 的基准电压，从而降低电解电容的充电电流，实现更好的线性调整率和效率。S2 的线补偿可以通过外部电阻 R_{VD} 设置，关系式如下：

$$V_{REF_S2} = 0.74V - \frac{16.46}{R_{VD}(K\Omega)} * (V_{D1} - 1V)$$

4 过温调节功能

BP5218F 具有过热调节功能，在驱动电源过热时逐渐减小输出电流，从而控制输出功率和温升，使电源温度保持在设定值，以提高系统的可靠性。

过热调节温度为芯片内部设定值(参照电气参数表)。

5 PCB 设计

在设计 BP5218F 的 PCB 板时，需要注意以下事项：

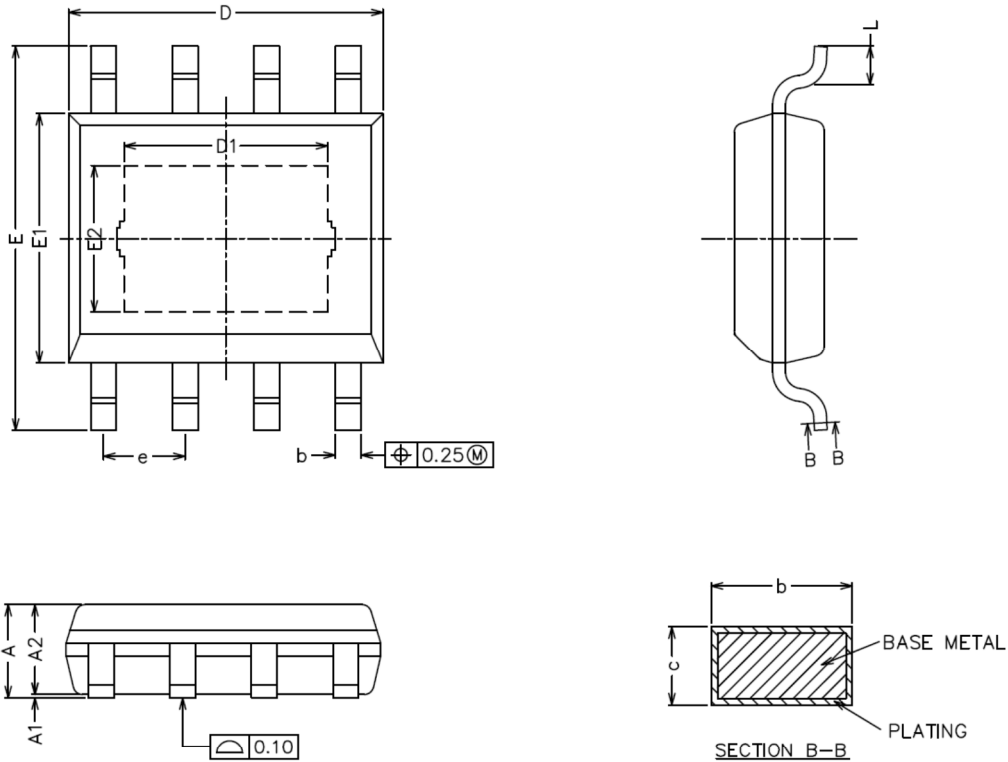
地线

电流采样电阻的功率地线尽可能短。GND/D1/D2 的面积要尽可能大，以减小热阻，增强散热能力。

芯片散热片

BP5218F 芯片底部有增强散热能力的散热片，在芯片内部已经连接到 GND 引脚。在设计 PCB 时，将散热片连接到 PCB 的地。为了达到良好的散热效果，需要将散热片连接的 PCB 铜皮面积尽量大。

封装信息



SYMBOL	MIN	NOM	MAX
A	1.35	—	1.75
A1	0.00	—	0.15
A2	1.25	1.40	1.65
b	0.30	—	0.50
c	0.10	—	0.25
D	4.70	4.90	5.10
D1	3.02	—	3.50
E	5.80	—	6.40
E1	3.70	3.90	4.10
E2	2.1	—	2.6
L	0.40	0.60	1.25
e	1.17	1.27	1.37

免责声明

晶丰明源尽力确保本产品规格书内容的准确和可靠，但是保留在没有通知的情况下，修改规格书内容的权利。

本产品规格书未包含任何针对晶丰明源或第三方所有的知识产权的授权。针对本产品规格书所记载的信息，晶丰明源不做任何明示或暗示的保证，包括但不限于对规格书内容的准确性、商业上的适销性、特定目的的适用性或者不侵犯晶丰明源或任何第三人知识产权做任何明示或暗示保证，晶丰明源也不就因本规格书本身及其使用有关的偶然或必然损失承担任何责任。